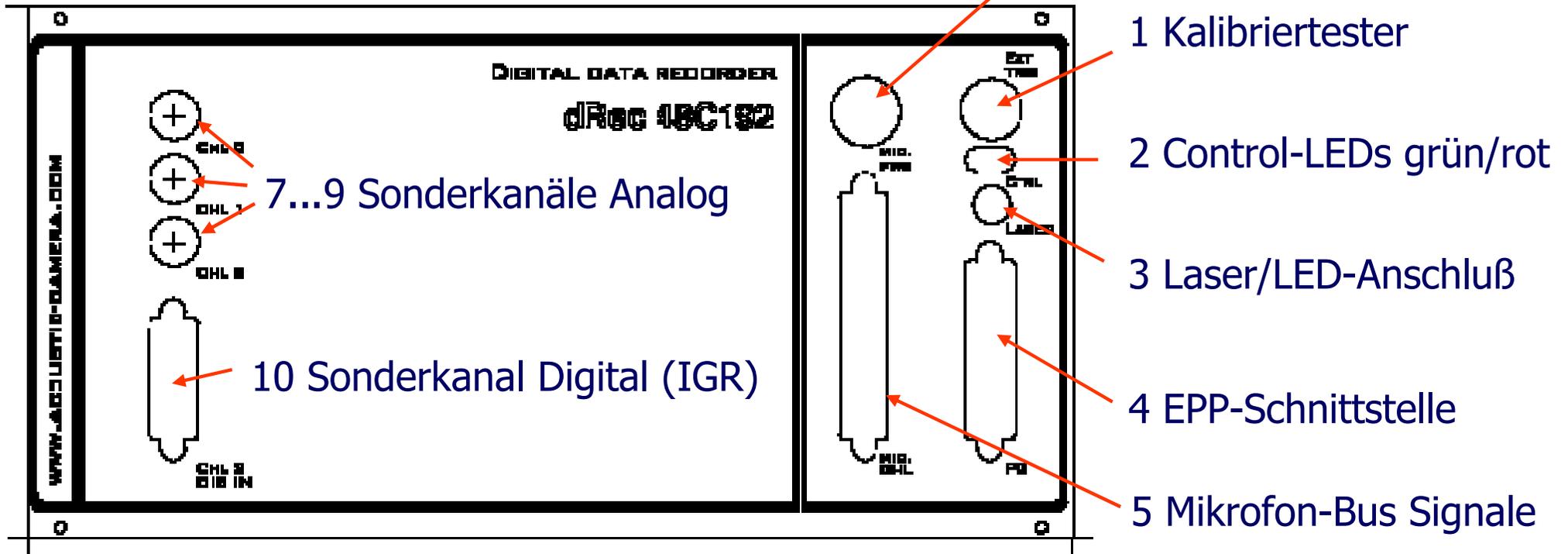


Frontansicht



1 Anschluß für Kalibriertester "Klicker"

2 Betriebsmodus-Anzeige:

grüne LED: Betriebsspannungsanzeige/Datenübertragung

rote LED: Sampling läuft 'High Power'

3 Laseranschluß stab. 3V, max. 100mA

4 Rechner-Schnittstelle Enhanced Parallel Port (EPP Protokoll 1.9)

5 Mikrofonbuseingang, 6 Betriebsspannungsversorgung der Mikrofone

7...9 Eingang für analoge Sensoren

10 Digitalsignaleingang 16 bit (IGR)

Anschlußbelegung EPP-Controller

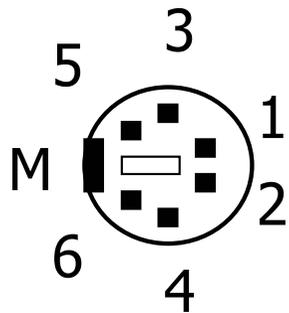
Laser/Signal-LED

DIN 45323 4,95 mm



Klicker

Mini-DIN 6-polig

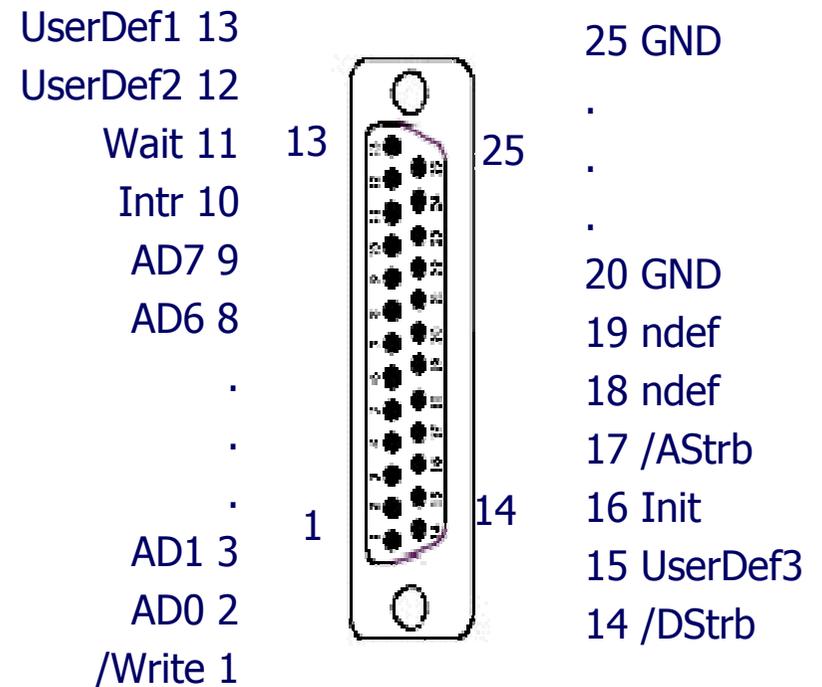


Sicht auf
Buchse

- 1 Start
- 2 GND
- 3 /ENA
- 4 +5V
- 5 -5V
- 6 n.c.
- M GND

EPP Protokoll 1.9

Sub-D 25-polig



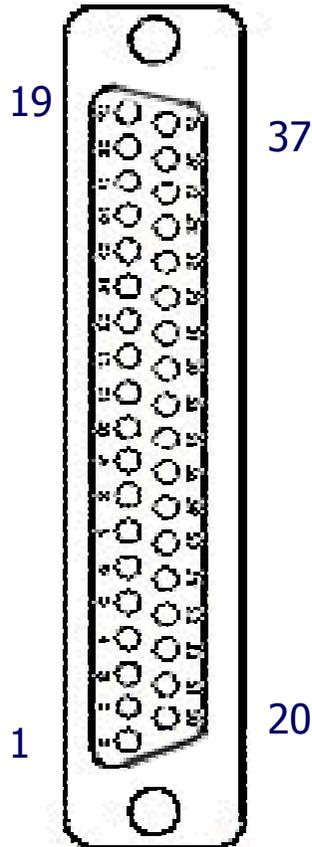
alle Verbinder: Sicht auf die Frontblende

Anschlußbelegung MicBus

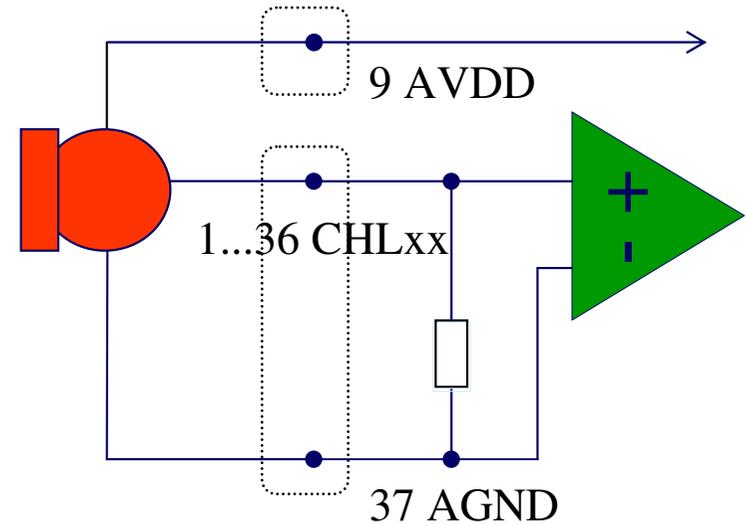
BUS Mic-Signal

Sub-D 37-polig

- 1 Mic 0 (i.a. Chl 4)
- 2 Mic 1
- 3 Mic 2
- 4 Mic 3
-
-
-
-
-
-
- 36 Mic 35
- 37 AGND
- M GND

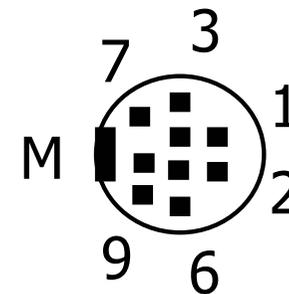


Sicht auf die Frontblende



BUS Mic-Power

Mini-DIN 9-polig



Sicht auf die Frontblende

- 1 DGND
- 2 DVCC
- 3 Laser
- 4 LED
- 5 I2CD
- 6 I2CC
- 7 n.c.
- 8 -
- 9 AVDD
- M GND

Sonderkanalkarte AC*

Digitalanschluß

- Eingänge 16 Bit, davon
- Bit 0...7 unsymmetrisch (nur TTL/CMOS)
- Bit 8...15 wahlweise symm./unsymm.
(RS232/RS422/RS485/TTL/CMOS)
 - unsymm Eingänge gegen DGND (Pin 9)
 - symm. Eingänge zwischen + und - Pins
- Abtastung mit Samplerate (12...192 kS/s)
- Pin-Zuordnung über File *.SEN
- Funktionszuordnung über *.DLL
- DVDD +5V auf Pin 18 abgreifbar (50 mA)
- Beispiel:
 - Bit 8 symm.: 8+ gegen 8-
 - Bit 8 unsymm.: 8+ gegen DGND

Digital Connector HDF/HDA 26

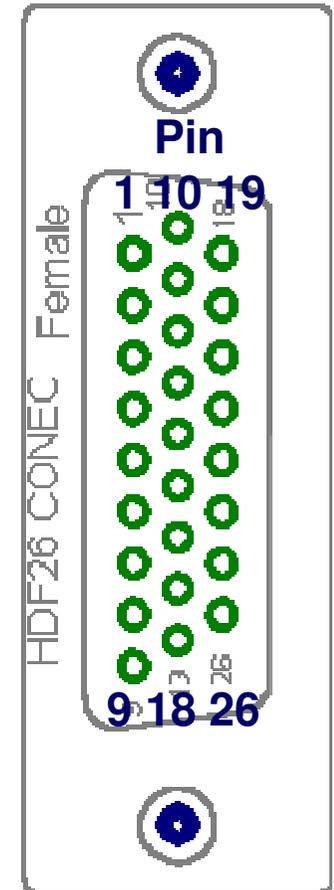
Abb.: female

TTL/CMOS unsymm.

Bit	Pin
0	19
1	20
...	
7	26

Symmetrisch/TTL

Bit	Pin
8+/8-	10/1
9+/9-	11/2
...	
15+/15-	17/8



alle Verbinder: Sicht auf die Frontblende

* optional

Anschlußbelegung Winkelgeber*

Digitalanschluß

- symmetrische Anschaltung
- für IVO- und Heidenhain-Typen
- Bit 13 Nulldurchgang Pin +15/-6
- Bit 14 Winkelteilung Pin +16/-7
- Bit 15 Winkelteilung Pin +17/-8
- Masse DGND Pin 9
- Software-Zuordnung über File *.SEN und über Treiber *.DLL für NoiseImage
- Abtastrate und Strichteilung sind voneinander abhängig:

$$\text{max. Drehzahl [1/min]} = 60 \frac{\text{Abtastfrequenz [1/s]}}{\text{Strichzahl} * 4}$$

Digital Connector HDF/HDA 26

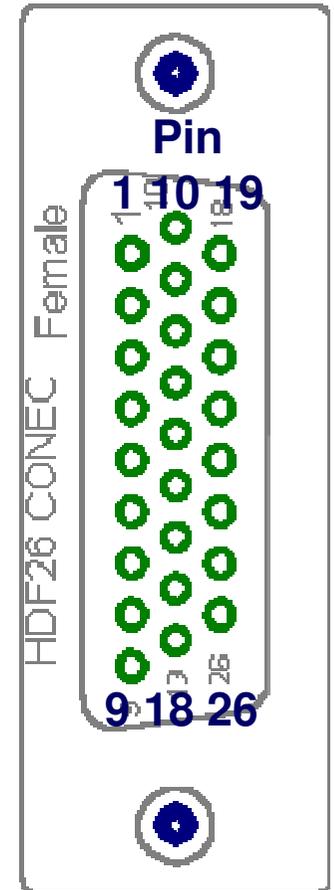
Abb.: female

TTL/CMOS unsym.

Bit	Pin
0	19
1	20
...	
7	26

Symmetrisch/TTL

Bit	Pin
8+/8-	10/1
9+/9-	11/2
...	
15+/15-	17/8



alle Verbinder: Sicht auf die Frontblende

* optional