

Erster Standardzellenschaltkreis der DDR

Integrierte ISDN Teilnehmeranschluß-Steuerschaltung (IASS)

U1500PC050

(U1550)

**Teilnehmersteuerung für ISDN-Anlagen
PCM30/32 ISDN-S0 (Steuerung von SLIC & CODEC)
4500 Transistoren, Layoutabschluß Januar 1985
Complementary Silicon-Gate Technologie CSGT2S 3µm (CMOS)
Fertigung: ZFTM Dresden**

**Systementwurf: Rolf Simon, Ulrich Manicke u.a.
Layout: Funke, Jürgen; Schulze, Petra; Heinz, Gerd**

30-JAN-85 18:00:58 HASZSTAB1006
EBENEN: 1 6 7 4 5 8 2 15 3



